

信号采集与处理

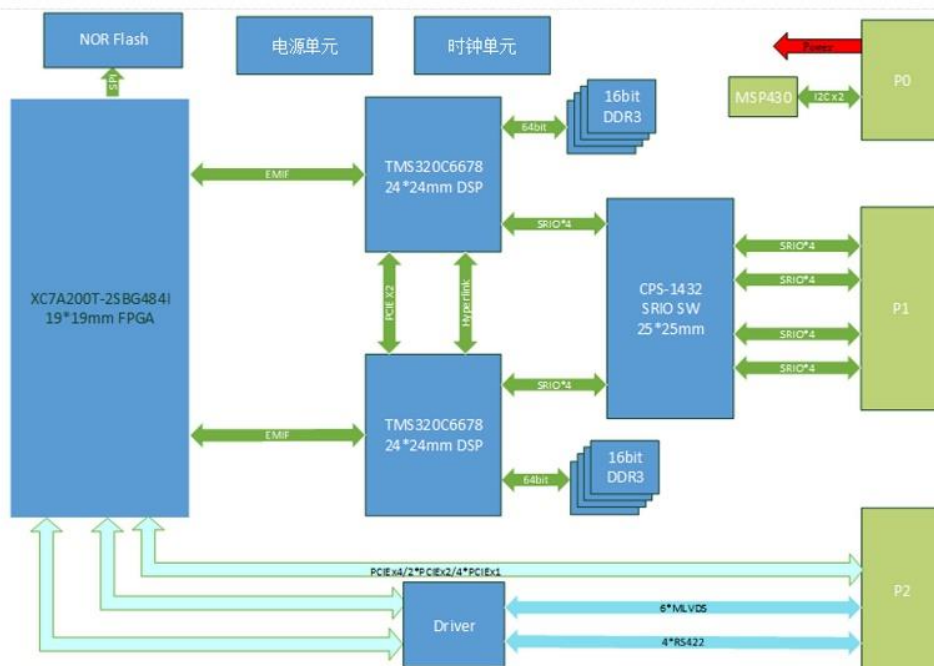
VPX 3U 数据处理板

产品简介

- 完成雷达前端和差信道的数据分析与处理
- 实现与数据输入存储板，数据处理板的高速数据连接
- 实现与显示控制板之间的高速数据连接，为用户界面提供雷达数据信息



逻辑框图



产品规格

产品规格:	DSP: 双TMS320C6678、HyperLink互联、SRIO经SwiTh互联
	FPGA: Xilinx Artix 7(XC7A200T)
	SRIO: 4路 5Gbps SRIO x4
	PCIe: 1路PCIe Gen2 x2背板通信
	功耗: < 40W
	尺寸: 233mmx 160mm, 5HP, 风冷+导冷
	工作温度: -20~60℃, 湿度: 5%~90% (非凝结)
存储温度: -40~85℃, 湿度: 5%~90% (非凝结)	

产品特点:	双DSP+FPGA架构
	符合Open VPX规范, 3U结构

应用领域:	雷达信号处理
	图像信号处理