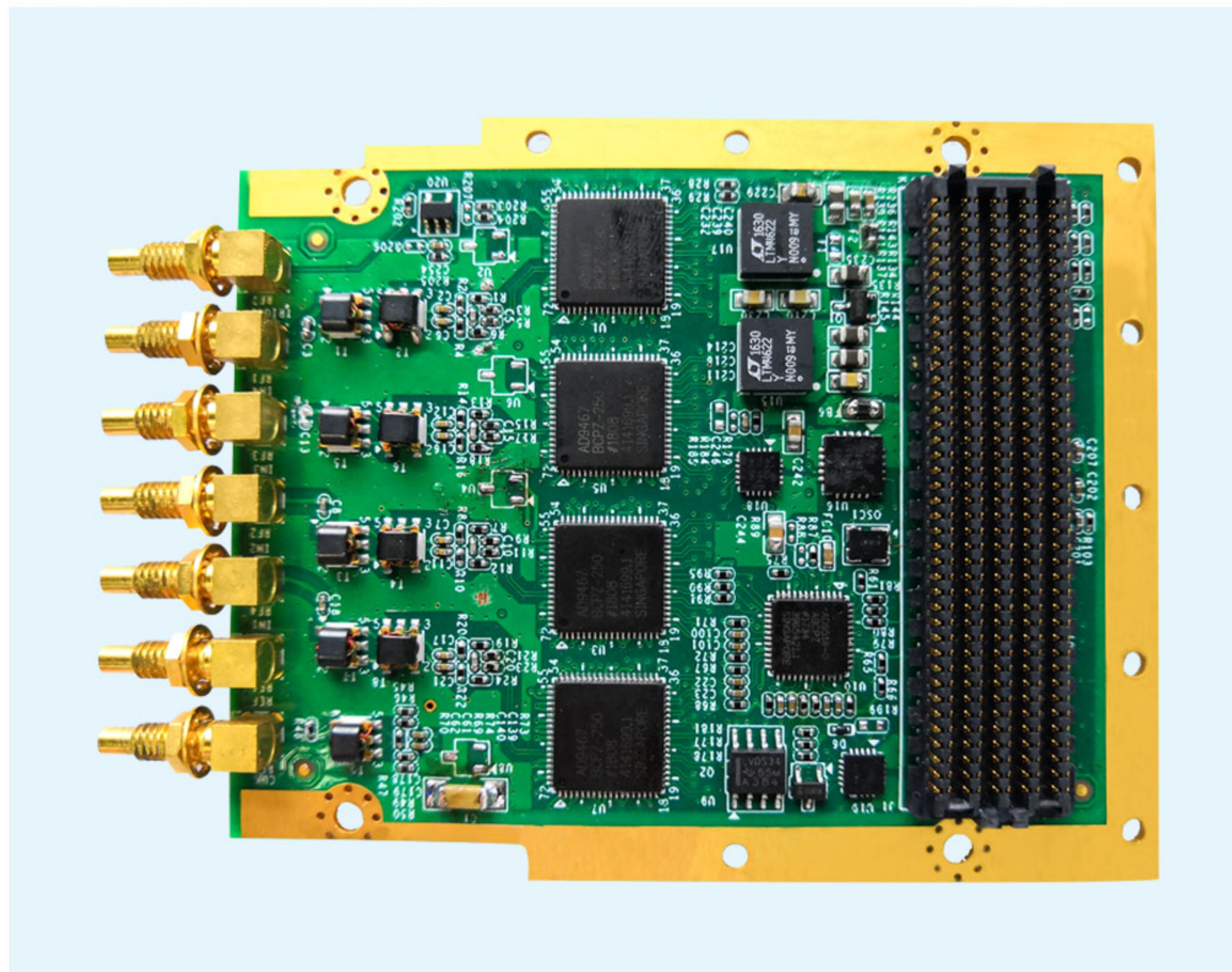


高数数据采集模块

FMC-AD-1G-14-4模块

功能需求

- 4通道14bit, 1G最高采样ADC
- 外部参考时钟和内部参考时钟可配置
- 外触发和内触发可配置
- 采用SSMC射频连接器
- 单槽FMC LPC VITA57接口规范
- 导冷



性能指标

模块性能指标:

有效分辨率 > 9.4

信噪比 (SNR) : > 58dB@1GHz

无杂散动态范围 (SFDR) > 68dBFS@1GHz

最高采样率: > 1Gsps

信号输入带宽: 不小于1750MHz

相位一致性: < 1.5°

外部参考时钟:

输入功率: 0dBm ~ +10dBm

输入阻抗: 50欧姆

输入频率: 10MHz~750MHz

外部触发要求:

输入电平: 3.3V LVTTTL/LVCMOS

输入阈值: $V_{IH} > 2.0V$ $V_{IL} < 0.6V$

输入频率: 最大250MHz