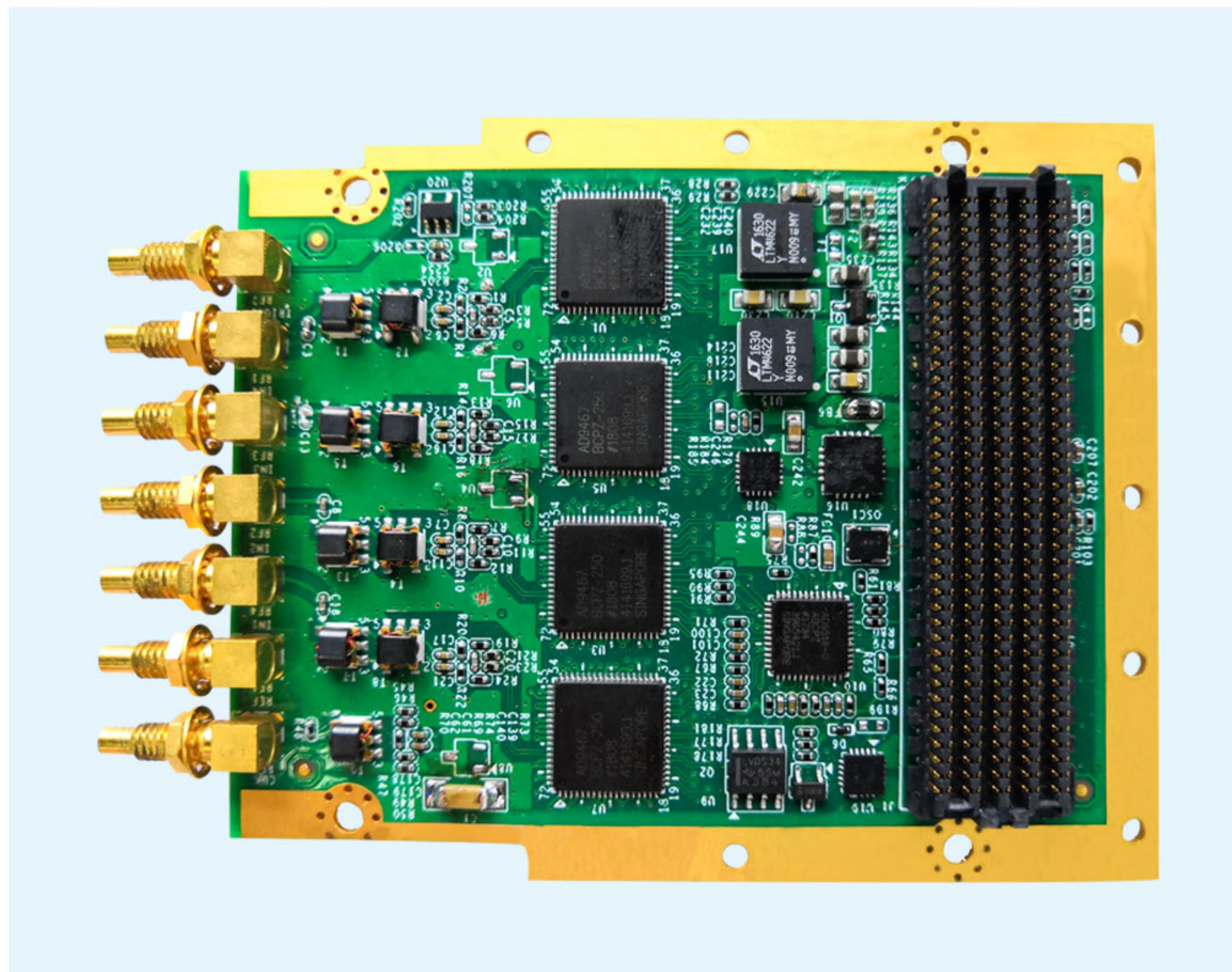


高数数据采集模块

FMC-DA-12G-11-1模块

功能需求

- 1通道11bit, 12G最高采样DAC
- 外部参考时钟和内部参考时钟可配置
- 外触发和内触发可配置
- 采用SSMC射频连接器
- 单槽FMC HPC VITA57接口规范
- 导冷



性能指标

模块性能指标:

通道采样速率: 最高12GHz, , 速率可调整

数据位宽: ≥ 11 位

通道数: ≥ 1

SFDR ≥ 58 dBFS@5GHz

输出信号功率: 最大值不低于-3dBm

外部参考时钟:

输入功率: 0dBm ~ +10dBm

输入阻抗: 50欧姆

输入频率: 10MHz

外部触发要求:

输入电平: 3.3V/5V LVTTL/LVCMOS

输入阈值: $V_{IH} > 2.0V$ $V_{IL} < 0.6V$

输入频率: 最大250MHz