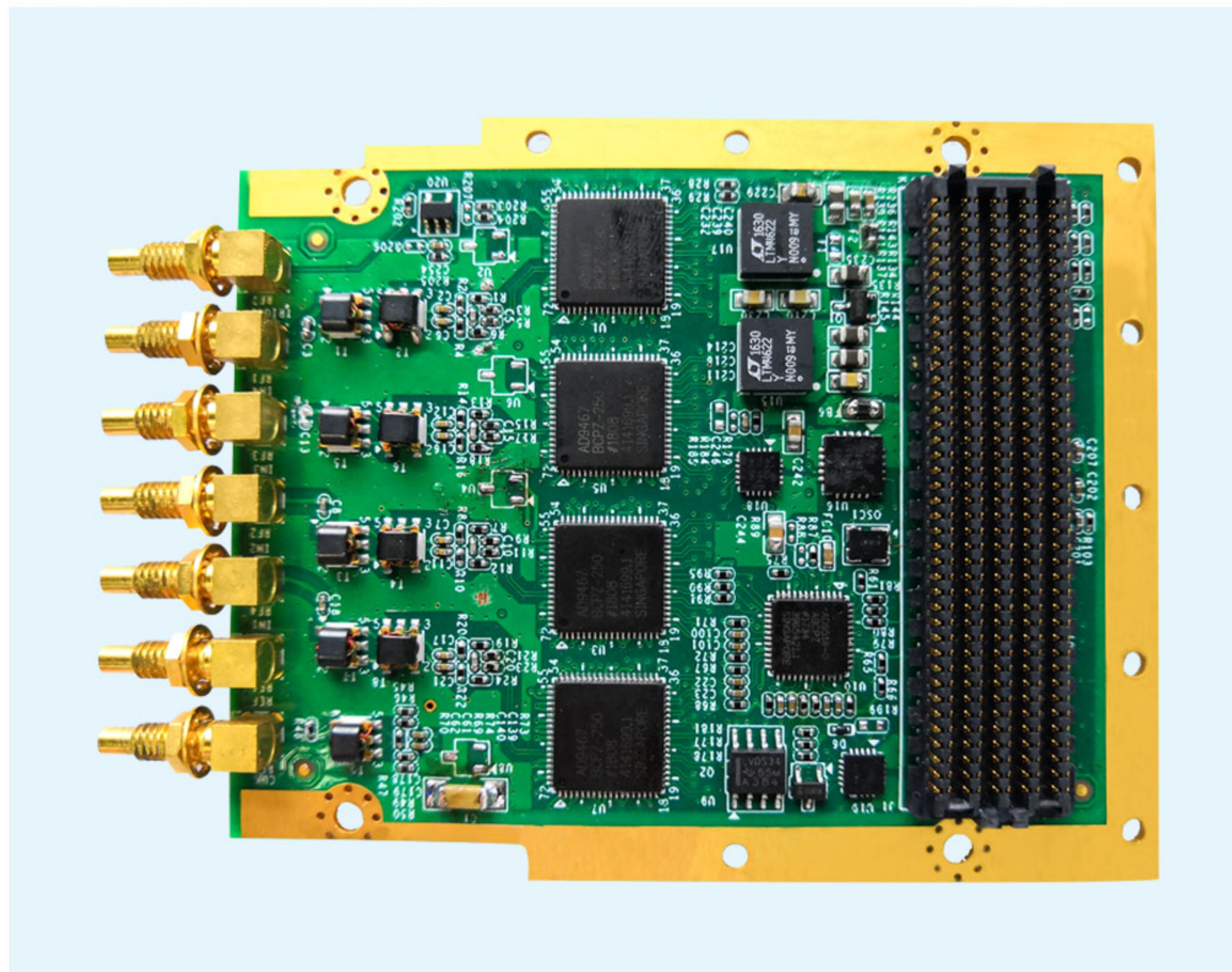


高数数据采集模块

FMC-DA-2.5G-14-2模块

功能需求

- 2通道14bit, 2.5G最高采样DAC
- 外部参考时钟和内部参考时钟可配置
- 外触发和内触发可配置
- 采用SSMC射频连接器
- 单槽FMC HPC VITA57接口规范
- 导冷



性能指标

模块性能指标:

通道采样速率: $\geq 800\text{M}-2.5\text{GHz}$, 采样速率可调整

数据位宽: ≥ 14 位

通道数: ≥ 2

SFDR $\geq 65\text{dBFS}$

输出信号功率: 最大值不低于 -3dBm

外部参考时钟:

输入功率: $0\text{dBm} \sim +10\text{dBm}$

输入阻抗: 50欧姆

输入频率: $800\text{MHz} \sim 2.5\text{GHz}$

外部触发要求:

输入电平: 3.3V/5V LVTTL/LVCMOS

输入阈值: $V_{IH} > 2.0\text{V}$ $V_{IL} < 0.6\text{V}$

输入频率: 最大250MHz